ETS-MT02H
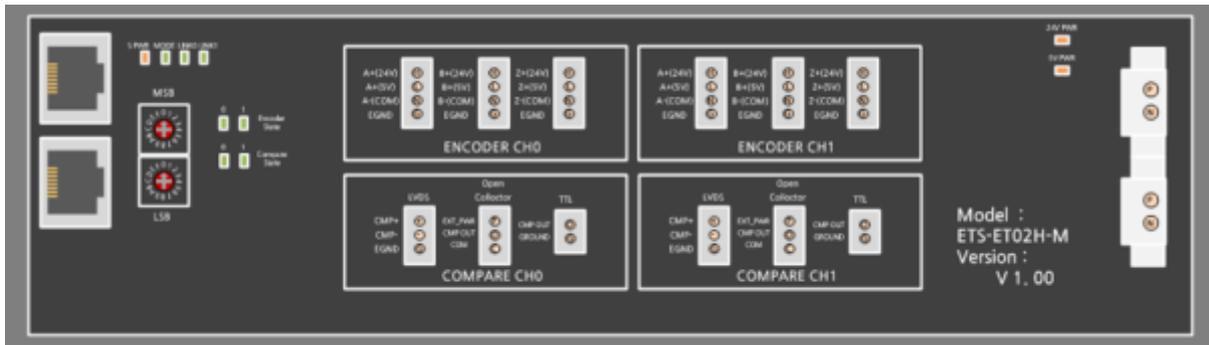
× ETS-MT02H　　　　　　　　　　.

Intro

- EtherCAT　　　　2　　　Encoder Counter / Compare

- 　　　2　　Encoder　　　　　　　　,　　Encoder
　　　　　　.

- X, Y, X & Y Compare　　　　　　　　　　.

- Margin, Margin　　　　　　　　　　　　　.

- 　　　　　　　　　　　　　　　　　　.

Function

Compare

- X, Y, X & Y　　　: 2　　　Encoder Input　　　　　　　　&

- 　　　　(FPGA)　　　　　　　　　　,

Margin

- X, Y　　X & Y　　　　　　Margin

- 　　　　　　　　,　　　　　　　　Point
　　Margin　　　　　Trigger

- Margin　　　Vector

Feedback

- OutputData RAM
  - 2 (X, Y)
  - Depth : 2048 (32bit)

- Loss Compare position (Max 3)

Specification

- 2 CompareData Ram
  - size : 32bit
  - depth : 2048

- 2 OutputData Ram
  - size : 32bit
  - depth : 2048

- OutputType
  - Open Collector (24V, PNP) : 1Mbps
  - TTL, LVDS : 10Mbps

From:
http://comizoa.co.kr/info/ - **-**

Permanent link:
http://comizoa.co.kr/info/doku.php?id=platform:ethercat:0_intro:10_slaves

Last update: **2024/07/08 18:23**